

## **CONTRATACIÓN DE PERSONAL INVESTIGADOR EN EL MARCO DEL PROGRAMA DE GARANTÍA JUVENIL EN LA UNIVERSIDAD DE SEVILLA**

Contratos asignados al **Instituto de Microelectrónica de Sevilla** en la convocatoria para la contratación de joven personal investigador, en el marco del **Sistema Nacional de Garantía Juvenil y del Programa Operativo de Empleo Juvenil**. (Fase 2)



<http://investigacion.us.es/investigacion/contratos-personal>

La convocatoria ha sido publicada el 26 de octubre en la misma dirección y en el Tablón de Anuncios Generales de la Universidad de Sevilla

<http://www.us.es/acerca/comunicacion/tablon/generales/listado-generales>

El plazo de presentación de solicitudes es de diez (10) días hábiles. Es necesaria la inscripción de los posibles candidatos en el **Sistema de Garantía Juvenil**.

<http://www.empleo.gob.es/es/garantiajuvenil/accesoJovenes.html>

---

### **CÓDIGO: EJ-10**

Solicitante: Antonio José Acosta Jiménez

Titulación: Graduado en Física / Ingeniero Electrónico / Graduado Ingeniería Electrónica Industrial.

Tareas a Realizar:

- Desarrollo de contramedidas para el desarrollo de circuitos criptográficos seguros frente a ataques activos y pasivos. Diseño de FPGAs y ASICs criptográficos. Evaluación de seguridad en hardware criptográfico.

### **CÓDIGO: EJ-51**

Solicitante: María Iluminada Baturone Castillo

Titulación: Grado en Ingeniería Electrónica, Robótica y Mecatrónica / Grado en Ingeniería de las Tecnologías de Telecomunicación / Grado en Ingeniería Electrónica Industrial / Grado en Ingeniería Informática / Grado en Ingeniería de la Salud / Grado en Física / Grado en Matemáticas.

Tareas a Realizar:

- Colaborar en tareas relacionadas con el desarrollo de soluciones microelectrónicas para aplicaciones de seguridad con los objetivos de asegurar la autenticidad del hardware y de los usuarios del hardware y solucionar problemas de transmisión y almacenamiento seguros de información sensible, como datos médicos. Para ello se emplearán técnicas criptográficas y biométricas.

**CÓDIGO: EJ-132**

Solicitante: José Manuel de la Rosa Utrera

Titulación: Grado en Física / Grado en Ingeniería Electrónica, Robótica y Mecatrónica / Grado en Tecnologías de Telecomunicación.

Tareas a Realizar:

- Diseño de circuitos integrados en tecnologías CMOS a escala nanométrica (28nm/40nm/65nm) empleadas en microelectrónica, así como el uso de materiales y tecnologías emergentes para su aplicación en nanoelectrónica. Concretamente se espera diseñar un chip en alguna de estas tecnologías con aplicación en Internet de las Cosas o IoT (the "Internet of Things") en el Instituto de Microelectrónica de Sevilla.

**CÓDIGO: EJ-445**

Solicitante: Ángel Rodríguez Vázquez

Titulación: Ingeniería Electrónica, Robótica y Mecatrónica / Ingeniería de Telecomunicaciones / Ingeniería de las Tecnologías de Telecomunicación / Física / Ingeniería Informática.

Tareas a Realizar:

- Medida sistemática de sensores de imagen bajo excitaciones electro-ópticas. Compilación de los datos y extracción de especificaciones de acuerdo con los estándares de sensores de imagen. Edición de diseño de sistemas demostradores (módulos de cámaras) para sistemas "hand-held". Montaje en plataformas móviles y toma de datos de campo. Edición de los resultados de demostración.

**CÓDIGO: EJ-455**

Solicitante: Adoración Rueda Rueda

Titulación: Titulado Superior Universitario en áreas de Ingeniería Electrónica, Robótica, de las Telecomunicaciones, Informática, y Física.

Tareas a Realizar:

- Diseño e implementación de un laboratorio de caracterización de circuitos integrados de altas prestaciones. Generación de protocolos de test y análisis de datos. Realización de evaluación y caracterización de prototipos.

**CÓDIGO: EJ-456**

Solicitante: Adoración Rueda Rueda

Titulación: Titulado Universitario Superior en Ingeniería Informática.

Tareas a Realizar:

- Gestión de un cluster de computación de alto rendimiento para soporte de herramientas de diseño usadas por investigadores del IMSE-CNM. Desarrollo de programas para la automatización de procesos de medida y test de circuitos integrados. Gestión de instrumentación científica. Diseño e implementación de sistema de voz sobre IP (VoIP) y servicio de directorio basados en soluciones de software libre.

**CÓDIGO: EJ-457**

Solicitante: Adoración Rueda Rueda

Titulación: Titulado Universitario Superior en Economía, Física o Ingeniería Electrónica, de las Telecomunicaciones o Informática.

Tareas a Realizar:

- Soporte a la oficina de proyectos del Instituto: Identificación de oportunidades y apoyo a la captación de ayudas MSC individuales. Difusión de convocatorias H2020 relacionadas con Microelectrónica. Asesoramiento en la redacción de propuestas (elaboración de presupuesto, documentación y firmas, servicio de traducción y revisión lingüística). Gestión económica y administrativa de proyectos europeos.