



Lección Inaugural de Master Universitario en Microelectrónica: Diseño y Aplicaciones de Sistemas Micro-Nanométricos

Curso 2014-2015

**“Sistemas de procesamiento sobre hardware reconfigurable”
impartido por Dr. Alejandro José Cabrera Sarmiento**

**Lugar: Salón de Grados del Instituto de Microelectrónica de Sevilla, c/ Américo
Vespucio (esq. Leonardo da Vinci), Isla de la Cartuja**

Día y hora: jueves 11 de diciembre de 2014 a las 12:00 horas.

Resumen:

Realizaciones híbridas hardware/software. Sistemas de procesamiento. Módulos IP disponibles para sistemas de procesamiento. Soft, firm y hard cores. Plataformas de desarrollo de sistemas de procesamiento de Xilinx, Altera y Microsemi. Sistemas de procesamiento hard core sobre FPGA.

Alejandro José Cabrera Sarmiento

Graduado de Ingeniero Electricista en 1977 en el Instituto Superior Politécnico José Antonio Echeverría (CUJAE) y de Ingeniero en Máquinas Computadoras en 1978. Máster en Sistemas Digitales en 1985 y Doctor en Ciencias Técnicas en 2004. Profesor de la Facultad de Ingeniería Eléctrica de la CUJAE desde 1977. Coordinador de la Maestría en Sistemas Digitales de la CUJAE desde el 2005. Vicedecano de Investigaciones y Postgrado de la Facultad de Ingeniería Eléctrica de la CUJAE desde 2009. Profesor invitado en programas de pre y post grado en diferentes universidades de Colombia, México, Ecuador y Venezuela. Ha mantenido vínculos estables de colaboración con la Universidad de Sevilla y el Instituto de Microelectrónica de Sevilla desde el 2001 mediante diferentes proyectos de investigación. Sus líneas de investigación actuales están relacionadas con la aceleración de algoritmos sobre hardware reconfigurable y el desarrollo de sistemas híbridos hardware/software empujados sobre FPGA, temática en la que ha publicado diversos artículos.