

BECA FPI (4 años) para realizar la TESIS DOCTORAL en el contexto del proyecto de investigación:

ARQUITECTURAS Y CIRCUITOS CON RTDS PARA APLICACIONES LOGICAS Y NO-LINEALES

<http://www.imse-cnm.csic.es/~ndr>

Palabras claves: Dispositivos emergentes, Diseño de circuitos micro-nanoelectrónicos, Circuitos digitales de altas prestaciones, Arquitecturas pipeline, Circuitos para low-power, Dispositivos de efecto cuántico, Logicas no convencionales

Organismo convocante: Ministerio de Ciencia e Innovación. Programa de Formación de Personal Investigador (FPI-MICINN)

Lugar de realización: Universidad de Sevilla - Instituto de Microelectrónica de Sevilla (Consejo Superior de Investigaciones Científicas)

Fecha de convocatoria prevista: Enero-Febrero 2011

Dirigida preferentemente a: Ingenieros en Electrónica, Ingenieros de Telecomunicaciones, Licenciados en Física

Interesados contactar con: María José Avedillo (avedillo@imse-cnm.csic.es, tfnos: 954552790 954466659 954466666)